

Pepperl+Fuchs GmbH  
Lilienthalstraße 200  
68307 Mannheim  
Germany  
Phone +49 621 776-0  
Fax +49 621 776-1000

No. / Nr.: DOC-3600  
Date / Datum: 2017-06-13

Copyright Pepperl+Fuchs  
www.pepperl-fuchs.com



#### ■ Declaration of conformity / Konformitätserklärung

We, Pepperl+Fuchs GmbH declare under our sole responsibility that the **products** listed below are in conformity with the listed **European Directives and standards**.

Die Pepperl+Fuchs GmbH erklärt hiermit in alleiniger Verantwortung, dass die unten gelisteten **Produkte** den genannten **Europäischen Richtlinien und Normen** entsprechen.

#### ■ Productfamily / Produktfamilie

Productfamily / Produktfamilie	Description / Beschreibung
C**58-*****_*****_****	Optical Absolute Encoder CANopen

The „ \* “ marked letters of the type code are placeholders and replaced by the code described in ANNEX TYPE CODE.

Die mit „ \* “ markierten Stellen im Typenschlüssel sind Platzhalter und können durch den Schlüssel ersetzt werden der in ANNEX TYPE CODE beschrieben ist.

#### ■ Directives and Standards / Richtlinien und Normen

EU-Directive EU-Richtlinie	Standards Normen
2014/30/EU (EMC) (L96/79-106)	EN 61000-6-4:2007/A1:2011 EN 61000-6-2:2005
2011/65/EU (RoHS) (L174/88-110)	EN 50581:2012-09

#### ■ Affixed CE Marking / Angebrachte CE-Kennzeichnung



#### ■ Signatures / Unterschriften

Mannheim, 13.Juni 2017

i.V.. Matthias Padelt  
Innovation Unit Manager Encoders

i.A. Stefan Horvatic  
Product Manager Encoders

## ■ ANNEX TYPE CODE

The „ \* “ marked letters of the type code are placeholders and replaced by the following code:

Die mit „ \* “ markierten Stellen im Typenschlüssel sind Platzhalter und können durch folgenden Schlüssel ersetzt werden:

Produkt Familie Product Family	Gehäusematerial Housing material		Wellendurchmesser Shaft Dimension	Flansch Flange	Anschlussart Connection type	Abgang Exit position	Option 1 Option 1	Ausgabecode Output code	Option 2 Option 2		Anzahl der Bits Multiturn Number of bits multi turn	Anzahl der Bits Singleturn Number of bits single turn
<b>C**58</b>	*	-	**	*	**	*	****	***	*	-	**	
CSS58 CSM58 CVS58 CVM58	N, I, W, A	-	01,02, 03, 05, 08, F1, F2, F3, F5, F6, F7	1, 2, A	AG, AN, AW	R	0	B	N	-	12, 14	12,13,14, 15,16